

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 14 日 (14.04.2005)

PCT

(10) 国際公開番号
WO 2005/032785 A1

- (51) 国際特許分類⁷: B28C 1/04
- (21) 国際出願番号: PCT/JP2004/014160
- (22) 国際出願日: 2004 年 9 月 28 日 (28.09.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-340399 2003 年 9 月 30 日 (30.09.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): TDK
株式会社 (TDK CORPORATION) [JP/JP]; 〒1038272
東京都中央区日本橋一丁目 1 3 番 1 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 佐藤 茂樹
(SATOU, Shigeki) [JP/JP]; 〒1038272 東京都中央区日
本橋一丁目 1 3 番 1 号 TDK株式会社内 Tokyo (JP).
山口 晃 (YAMAGUCHI, Akira) [JP/JP]; 〒1038272 東
京都中央区日本橋一丁目 1 3 番 1 号 TDK株式
会社内 Tokyo (JP).
- (74) 代理人: 大石 皓一, 外(OISHI, Koichi et al.); 〒
1010063 東京都千代田区神田淡路町一丁目 4 番 1 号
友泉淡路町ビル 8 階 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,
SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可
能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,
SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY,
KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,
IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,
BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

添付公開書類:
— 国際調査報告書

2 文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

(54) Title: METHOD FOR PRODUCING DIELECTRIC PASTE FOR MULTILAYER CERAMIC ELECTRONIC COMPONENT

(54) 発明の名称: 積層セラミック電子部品用の誘電体ペーストの製造方法

(57) Abstract: Disclosed is a method for producing a dielectric paste for multilayer ceramic electronic components which enables to produce a dielectric paste wherein a dielectric material is dispersed with high dispersibility while controlling the concentration of the dielectric material as desired. The method for producing a dielectric paste for multilayer ceramic electronic components is characterized by comprising a kneading step wherein a dielectric powder, a binder and a solvent are kneaded into a clayey mixture, and a slurring step wherein the thus-obtained mixture is made into a slurry by adding the same solvent as used in the kneading step to the mixture and lowering the viscosity thereof.

(57) 要約: 誘電体材料濃度を所望のように制御しつつ、誘電体材料が、高い分散性をもって、分散された誘電体ペーストを製造することができる積層セラミック電子部品用の誘電体ペーストの製造方法を提供する。誘電体粉末と、バインダと、溶剤とを、粘土状に混練する混練工程と、前記混練工程によって得られた混合物に、混練工程で用いた溶剤と同一の溶剤を添加して、粘度を低下させ、前記混合物をスラリー化するスラリー化工程を含むことを特徴とする積層セラミック電子部品用の誘電体ペーストの製造方法。

WO 2005/032785 A1